

## ICN9308S 6-Bit 源极驱动芯片

- mini-LVDS 接口
- 1032/1026/966/960/870/864/726/720 多输出通道选择
- 6/3 对数据差分输入，1 对 CLK 差分输入
- 半/全 VDDA 架构可选择
- 最大 330MHz 工作频率
- 最大 17.8VP-P 的输出动态范围
- 数字电源电压: 2.3V to 3.6V
- 模拟电源电压: 7.0V to 18V
- 输出 64 级灰度，14 (7x2) 段外部参考电压可调
- 适用于点反转，列反转以及多线反转驱动方法
- COF 封装